

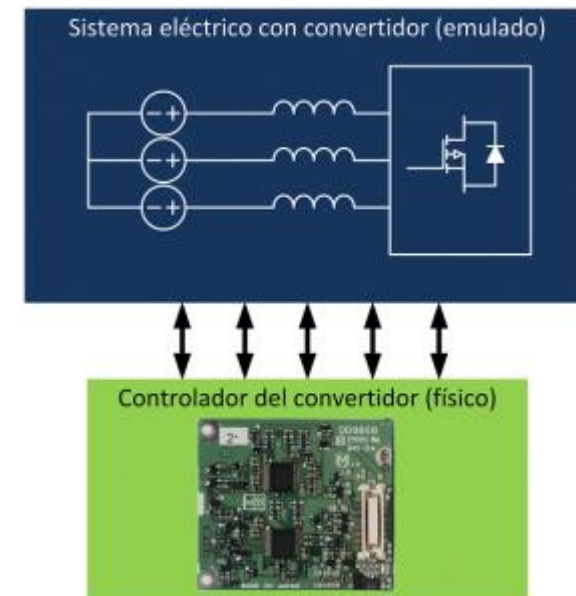
Representación de una micro-red de corriente continua en un sistema hardware-in-the-loop

Descripción

El modelado *hardware-in-the-loop* permite emular el comportamiento mediante computador de sistemas complejos reales. Se elimina una fase de montaje y puesta a punto que puede ser larga y costosa.

En este proyecto se va a modelar en tiempo real una pequeña red de corriente continua. La red estará inspirada en un laboratorio de micro-redes disponible en la Universidad Politécnica de Madrid, por lo que el proyecto servirá como una aproximación previa al trabajo en dicha red.

Este trabajo es de especial aplicación en sistemas de generación eléctrica con fuentes renovables (eólica, solar, etc.), sistemas de alimentación ininterrumpida (UPS) y otras numerosas aplicaciones conectadas a la red eléctrica mediante convertidores electrónicos de potencia, como las redes de energía eléctrica inteligentes (*smart grids*).



Oferta para: GITI, GE

Coordinador(es): Javier Uceda y Rafael Asensi

e-mail de contacto: javier.uced@upm.es, rafael.asensi@upm.es